

# Comunicação Inverter Protocol entre PLC FX e Inversor Série 700 N°. DAP-PLCFX-05

Rev. A





## Revisões

Q

Data da Revisão	Nome do Arquivo	Revisão
Mai/2015 (A)	DAP-PLCFX-05(A)_Comunicação Inverter Protocol entre PLC FX e Inversor Série 700	Primeira edição



## 1. Objetivo

O objetivo desse documento é fornecer orientação básica de como utilizar as instruções básicas para a placa FX3G-485-BD para comunicação com inversores da série FR-x700, utilizando Inverter Protocol. A configuração será feira através do **<u>GX Works2</u>**.

## 2. Software

- 1 PC com sistema operacional Windows 7 ou 8, com porta USB;
- 1 Software GX Works2.
- 1 Software FR Configurator

## 3. Hardware

- 1 Conjunto de CLP Série FX;
- 1 Placa FX3G-485-BD;
- 1 Inversor de frequência da série FR-<u>x</u>700.





0



## 4. Procedimentos

#### 4.1. Cabeamento

As figuras abaixo apresentam as configurações dos conectores do inversor, da placa FX3G-485-BD e sua forma de ligação.

A Figura 4-1 apresenta a configuração do conector PU.

- A Figura 4-2 mostra o desenho do conector da placa FX3G-485-BD.
- A Figura 4-3 apresenta a esquema de ligação da rede RS-485 entre os equipamentos.





Pin Number	Name	Description
1)	80	Earth (ground)
"	30	(connected to terminal 5)
2)	_	Parameter unit power supply
3)	RDA	Inverter receive+
4)	SDB	Inverter send-
5)	SDA	Inverter send+
6)	RDB	Inverter receive-
7)	SG	Earth (ground)
"		(connected to terminal 5)
8)	-	Parameter unit power supply
	Number           1)           2)           3)           4)           5)           6)           7)           8)	Number         Name           1)         SG           2)            3)         RDA           4)         SDB           5)         SDA           6)         RDB           7)         SG           8)

Figura 4-1: Pinagem do conector PU





Figura 4-2: Pinagem do conector do FX3G-485-BD



Figura 4-3: Forma de ligação

0



#### 4.2. Parâmetros do Inversor

Os parâmetros necessários para realizar a configuração do inversor para rede RS-485 (conector RJ45) são exibidos nas figuras Figura 4-4, Figura 4-5 e Figura 4-6 e devem ser configurados conforme indicação (marcação em vermelho).

Parameter Number	Name	Initial Value	Setting Range	Description		
447	PU communication	0	0 o 31 (0 to 247)	Inverter station number specification		
117	station number	0	*1	inverters are connected t	to one personal computer	
				Communication speed	o one percentar compater.	
110	BU communication encod	102	4000 102 204	The setting value X 100	equals the communication	
118	PU communication speed	192	48 90 192, 384	speed.		
				Example)19200bps if 192	2	
				Stop bit length	Data length	
	PU communication stop bit length	1		1bit	8bit	
119			1	2bit	- Cont	
			10	1bit	7bit	
			11	2bit		
	PU communication parity		0	Without parity check		
120	check	2	1	With odd parity check		
			2	With even parity check		
	PU communication		0 to 150ms	Set the waiting time bet	tween data transmission to	
123	waiting time setting	9999	010100110	the inverter and response	e.	
			9999	Set with communication data.		
	PU communication CR/LE	1		Without CR/LF		
124	selection		1	With CR		
	Selection		2	With CR/LF		
549	Protocol selection	0	0	Mitsubishi inverter (comp	outer link operation) protocol	
0.10		,	1	Modbus-RTU protocol		

Figura 4-4: Parâmetros do Inversor (Terminal RJ45)

Parameter	Nama	Initial	Setting	Description	
Number	Name	Value	Range	Description	
121	Number of PU communication retries	1	0 to 10	Number of retries at data receive error occurrence If the number of consecutive errors exceeds the permissible value, the inverter trips (depends on <i>Pr: 502</i> ). Valid only Mitsubishi inverter (computer link operation) protocol	
	Teures		9999	If a communication error occurs, the inverter will not come to trip.	
	PU communication check time interval	0	0	RS-485 communication can be made. Note that a communication fault (E.PUE) occurs as soon as the inverter is switched to the operation mode with command source.	
122			0.1 to 999.8s	Communication check (signal loss detection) time interval If a no-communication state persists for longer than the permissible time, the inverter trips (depends on <i>Pr. 502</i> ).	
			9999	No communication check (signal loss detection)	

Figura 4-5: Parâmetros do Inversor (Detalhes da comunicação)





Parameter Number	Name	Initial Value	Setting Range	Description
79	Operation mode selection	ο	0 to 4, 6, 7	Operation mode selection (Refer to page 197)
			0	As set in Pr. 79. Network operation mode
340 *	Communication startup mode selection	0	10	Network operation mode Operation mode can be changed between the PU operation mode and Network operation mode from the operation panel.

Figura 4-6: Parâmetros do Inversor (Modo de inicialização do inversor)

Após a parametrização, o inversor deve ser reinicializado (desligar e ligar novamente) para que os parâmetros sejam atualizados.

Direto ao Ponto



#### 4.3. Configuração do FX3G-485-BD via GX Works2

Primeiramente, deve-se criar um novo projeto no GX Works2 (ou modificar um existente).

A seguir, deve-se configurar a placa FX3G-485-BD através do <u>PLC Parameter</u> de acordo com a Figura 4-7.

Navigation 🛛 🕹 🗙	FX Parameter
Project	Memory Capacity PLC Name PLC System(1) PLC System(2) Positioning Ethernet Port
Parameter PLC Parameter Special Module(Intelligent Function Mod Global Label Program Setting POU Program POU Program FB/FUN FB/FUN Cocal Label Structured Data Types Local Device Comment Device Memory	Memory Capadity         8000         Comments Capadity         0       Block (0 Block to 15 Block)         Pile Register Capadity         0       Block (0 Block to 14 Block)         Program Capacity         8000         Steps    Special Function Memory Capacity          0       Blocks         Positioning Instruction Settings (18 Blocks)
4	
Project	Print Window Print Window Preview Default Check End Cancel

Figura 4-7: Configuração da placa FX3G-485-BD

O próximo passo é configurar o canal da placa, que determina a configuração do canal serial (velocidade de rede, data bits, bits de paridade, tipo de protocolo, etc). Clique em <u>PLC System (2)</u>, a configuração do canal pode ser realizada conforme a Figura 4-8. A figura abaixo corresponde à configuração realizada anteriormente no inversor de frequência. Verifique que a placa FX3G-485-BD foi configurada no canal CH2, pois para a criação desta nota técnica, foi utilizado um FX3GE, ou seja, a porta Ethernet que é embutida no PLC, obrigatoriamente ocupa o canal CH1.

0



FX Parameter	
Memory Capacity  PLC Name  PLC System(1)  PLC System(2)	Positioning Ethernet Port
CH2 Operate Communication Setting Communication Communicate with GX must be unchecked.)	ared when unchecked. Works2, GOT, etc. by PLC using optional board for FX etc.,
Protocol Non-Procedural	Control Line
Data Length	H/W Type
Parity Even	Control Mode
Stop Bit	Sum Check
Transmission Speed	Transmission Control Procedure Form4(With CR,LF)
T Header	Station Number Setting 00 H (00H0FH)
Terminator	Time Out Judge Time
Print Window Print Window Preview	Default Check End Cancel

Figura 4-8: Configuração do CH2 do PLC FX3G

Após a configuração do canal, clique em <u>Check</u>, após a mensagem de sem Erro, clique em <u>End</u>. Escreva os parâmetros no PLC.



#### 4.4. Programação em ladder

A Figura 4-10 ilustra um exemplo de programação estruturada básica de como trocar dados com o inversor. Utiliza-se, neste exemplo, as instruções IVCK e IVDR para ler e escrever, respectivamente, dados do inversor. As principais instruções são apresentadas na Figura 4-9.



Figura 4-9: Instrução sobre as principais instruções utilizadas no FX3

O primeiro item S1 é o número da estação, S2 é o código da instrução <sup>\*1</sup>, S3 o registrador utilizado para a troca de dados e n o número do canal a ser utilizado.

<sup>1</sup> Os códigos das instruções podem ser verificados no manual correspondente ao inversor. No caso desta nota técnica utilizou-se o manual ib0600277engf – FR-E700 Instruction Manual (Applied). Os exemplos aqui utilizados podem ser observados na Figura **4-12**.

No exemplo da Figura 4-10, a entrada correspondente ao bit M100 reseta o inversor. O valor H9696 quando enviado ao buffer memory HFD reseta o mesmo.

Para a leitura, utiliza-se a instrução IVCK, da frequência é realizada acessando o buffer memory H6F. O valor é registrado em D100.

Já para a escrita utiliza-se o comando IVDR como, por exemplo, o modo de operação é escolhido escrevendo em HFB, o registrador utilizado neste exemplo é o D200. Para a escolha do Run Command escreve em HFA, aqui representado pelo D202 e a referência de velocidade em HED, utilizando o D204.



1	M100       WDR         K0       EN         S1       S2         S3       S3         n*       N
2	M11       Image: Minimum constraints       Image: Minitera       Image: Minimum constraints
3	M10       NDR         K0       s1         HFB       s2         D200       s3         K2       n*         MDR       NET         1:External       2: PU         NDR       NDR         NOR       NOR         NOR       <
	Image: Normal state     Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     EN     ENO     Image: Normal state       Image: Normal state     S1     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: Normal state       Image: Normal state     Image: Normal state     Image: No

Figura 4-10: Exemplo de programação estruturada para iniciar e parar a transmissão de dados

Uma vez configurado a placa, inversor e feita a programação sem nenhum erro, a comunicação já estará funcionando. Isso pode ser observado olhando a própria placa FX3G-485-BD nos LEDs **SD** e **RD**.

Para escrever os valores dos dados no inversor deve ser feita linhas de programação enviando o dado a ser escrito para os registradores programados. No exemplo citado por esse manual, os registradores D100, D200, D202 e D204. Neste arquivo, como pode ser visto na Figura 4-11, os valores são lidos e escritos através do **Register to Watch** do GX Works2.

D202 com o valor de 2 significa comando de RUN foward (apresentação dos valores que podem ser inseridos pode ser observada na Figura 4-12), e o valor 1234 no registrador D204 indica a referência de velocidade enviada de 12,34Hz.

s Device Address Comment
M100 %MX0.100
M11 %MX0.11
M10 %MX0.10
D100 %MW0.100
D200 %MW0.200
D202 %MW0.202
D204 %MW0.204

Watch 1 (Monitor Executing)

Figura 4-11: Register to Watch dos registradores configurados no módulo

Q



ltem	Read/ Write	Instruction Code	Data Definition	
Operation mode	Read	H7B	H0000: Network operation	
Operation mode	Write	HFB	H0002: PU operation	
Set frequency (RAM)		HED	Write set frequency/speed to RAM or EEPROM. H0000 to H9C40 (0 to 400.00Hz): Frequency increments 0.01Hz	
Set frequency (RAM, EEPROM)	Write	HEE	<ul> <li>Speed increments 1/0.001 (when Pr: 37 = 0.01 to 9998)</li> <li>When "0.01 to 9998" is set in Pr: 37 and "01" in instruction code</li> <li>HFF, the increments change to 0.001 and the data format is A2.</li> <li>To change the set frequency consecutively, write data to the inverter RAM. (instruction code: HED)</li> </ul>	
Inverter reset	Write	HFD	<ul> <li>H9696: resets the inverter.</li> <li>As the inverter is reset at start of communication by the computer, the inverter cannot send reply data back to the computer.</li> <li>H9966: resets the inverter.</li> <li>When data is sent normally, ACK is returned to the computer and then the inverter is reset.</li> </ul>	

Itom	Instruction	Bit	Description	Evamula	
item	Code	Length	Description	Example	
Run command	HFA	8bit	<ul> <li>b0: AU (current input selection) *3</li> <li>b1: forward rotation command</li> <li>b2: reverse rotation command</li> <li>b3: RL (low speed operation command) *1*3</li> <li>b4: RM (middle speed operation command) *1*3</li> <li>b5: RH (high speed operation command) *1*3</li> <li>b6: RT (second function selection)*3</li> <li>b7: MRS (output stop) *1*3</li> </ul>	[Example 1] H02 Forward rotation b7 b0 0 0 0 0 0 0 1 0 [Example 2] H00 Stop b7 b0 0 0 0 0 0 0 0 0 0	

Figura 4-12: Detalhes dos comandos utilizados